



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi LM-32 Ingegneria Informatica

Catania, 11 ottobre 2019

AVVISO

Gli esami di **Laurea Magistrale in Ingegneria Informatica LM-32** avranno inizio giorno **18/10/2019** alle ore **9.00** presso **l'Aula Magna "Didattica"**- edificio 14, V.le A. Doria 6.

Ord. 055 Ore 9.00

	CANDIDATO	RELATORE Prof.
1	FORNITTO Biagio	V. Catania
2	FURNARI Francesco	A. Di Stefano
3	MULE' Salvatore	S. Cavalieri
4	TORNATORE Fabrizio	A. Di Stefano

N.B. Il candidato dispone di 10 minuti, inclusa la presentazione del Relatore ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre meglio il loro lavoro.

IL PRESIDENTE
F.to (Prof.ssa D. Giordano)