



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi LM-32 Ingegneria Informatica

Catania, 26 Ottobre 2021

AVVISO

Gli esami di **Laurea Magistrale in Ingegneria Informatica LM-32** avranno inizio giorno **27/10/2021**, alle ore **09.00** e si effettueranno in modalità telematica su **"PIATTAFORMA TEAMS"**.

Ord. 055 Ore 09.00

	CANDIDATO	RELATORE Prof.
1	1000009556	G. Mangioni
2	1000008657	L. Lo Bello
3	1000000314	S. Cavalieri
4	1000009554	V. Carchiolo
5	1000008784	Sim. Palazzo
6	055000352	V. Catania

Ore 10.20

	CANDIDATO	RELATORE Prof.
1	1000012391	M. Palesi
2	1000012403	S. Cavalieri
3	055000439	A. Di Stefano
4	055000373	D. Giordano
5	055000370	D. Giordano

N.B. Il candidato dispone di 10 minuti, inclusa la presentazione del Relatore ed eventuali quesiti.

IL PRESIDENTE
F.to (Prof. G. Ascia)