



Catania, 23 Febbraio 2022

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica LM-29** avranno inizio giorno **28/02/2022** alle ore **10.00** presso l'Aula Magna "Edificio della Didattica" Via S. Sofia, 64.

	CANDIDATO	RELATORE Prof.
1	1000012261	G. Giustolisi
2	1000008706	A. D. Grasso
3	1000008979	A.D. Grasso
4	O53000113	G. Palmisano
5	1000008763	G. Palmisano
6	O53000108	S. Rizzo

MODALITA' DI ACCESSO AI LOCALI UNIVERSITARI

N.B.1:

Ogni candidato dispone di **10 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti. L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

N.B.2:

In seguito all'applicazione delle misure di sicurezza indicate nel protocollo dell'Università degli Studi di Catania – misure di sicurezza anti-contagio COVID-19, saranno ammessi in aula per ogni candidato **non più di 5 familiari**.

Si ricorda ai candidati ed ai familiari che per accedere ai locali universitari sarà necessario essere in possesso ed esibire il **green pass** in corso di validità, nonché l'obbligo del distanziamento e dell'utilizzo delle mascherine **ffp2** che gli studenti ed i loro familiari avranno cura di provvedere personalmente.

L'accesso/uscita all'aula sarà garantito mediante l'individuazione e segnalazione di percorsi unidirezionali di ingresso/uscita.

IL PRESIDENTE
F.to (Prof. S. Pennisi)