



UNIVERSITÀ  
degli STUDI  
di CATANIA

DIPARTIMENTO di INGEGNERIA  
ELETTRICA ELETTRONICA  
e INFORMATICA  
Corso di Studi LM-32 Ingegneria Informatica

Catania, 15 gennaio 2020

### **AVVISO**

Gli esami di **Laurea Magistrale in Ingegneria Informatica LM-32** avranno inizio giorno **24/01/2020** alle ore **09.00** presso l'**Aula Magna "Didattica"**- edificio 14, V.le A. Doria 6.

#### **Ord. 055 Ore 09.00**

	<b>CANDIDATO</b>	<b>RELATORE Prof.</b>
<b>1</b>	<b>COSTANZA Valentina</b>	<b>M. Palesi</b>
<b>2</b>	<b>MESSINA Alessandro</b>	<b>S. Cavalieri</b>
<b>3</b>	<b>PISASALE Marco</b>	<b>S. Cavalieri</b>
<b>4</b>	<b>SCONZA Antonio</b>	<b>M. Palesi</b>
<b>5</b>	<b>TURIANO Marco</b>	<b>A. Di Stefano</b>

**N.B.** Il candidato dispone di 10 minuti, inclusa la presentazione del Relatore ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre meglio il loro lavoro.

IL PRESIDENTE  
F.to (Prof.ssa D. Giordano)