



UNIVERSITÀ  
degli STUDI  
di CATANIA

DIPARTIMENTO di INGEGNERIA  
ELETTRICA ELETTRONICA  
e INFORMATICA  
Corso di Studi LM-32 Ingegneria Informatica

Catania, 29 novembre 2019

## AVVISO

Gli esami di **Laurea Magistrale in Ingegneria Informatica LM-32** avranno inizio giorno **05/12/2019** alle ore **11.15** presso l'**Aula Magna "Didattica"**- edificio 14, V.le A. Doria 6.

### Ord. 055 Ore 11.15

	CANDIDATO	RELATORE Prof.
1	BARTOLONE LAURA	D. Giordano
2	D'AQUINO GIOVANNI ANDREA	V. Carchiolo
3	LA DELIA ANTONINO	V. Catania
4	DEL POPOLO SALVATORE	M. Palesi

**N.B.** Il candidato dispone di 10 minuti, inclusa la presentazione del Relatore ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre meglio il loro lavoro.

IL PRESIDENTE  
F.to (Prof.ssa D. Giordano)