



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 06 dicembre 2022

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **16/12/2022** alle ore **09.00** e si svolgeranno presso l'Aula Magna **"EDIFICIO della DIDATTICA" Via. S. Sofia, 64.**

Ore 09.00

	N. Matricola.	RELATORE Prof.
1	O45001234	M. Bucolo
2	O45001109	M. Bucolo
3	O45001118	S. Pennisi
4	1000006719	A.Ballo
5	1000006814	Ser. Palazzo
6	O45000691	S. Pennisi
7	O45001196	B. Andò
8	O45000919	G. Muscato
9	O45001022	M. Bucolo
10	1000009607	A.Ballo

Ore 10.00

	N. Matricola.	RELATORE Prof.
1	1000011340	M. Bucolo
2	O45001015	M. Bucolo
3	1000004098	G. Muscato
4	O45000655	F. Beritelli
5	1000002757	S. Pennisi
6	1000011102	M. Bucolo
7	1000005925	B. Andò
8	O45001289	S. Pennisi
9	O45001238	A.Ballo
10	1000006006	F. Beritelli

N.B: Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. B. Andò)