



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi LM-32 Ingegneria Informatica

Catania, 06 marzo 2017

AVVISO

Gli esami di **Laurea in Ingegneria Informatica LM-32** avranno inizio giorno **24/03/2017** alle ore **16.00** presso l'**Aula Magna dell'Edificio DIDATTICA** V.le A. Doria 6.

Ord. 055 Ore 16.00

	CANDIDATO	RELATORE Prof.
1	GRANATA Davide	L. Lo Bello
2	INDELICATO Daniel Gustav	D.Giordano
3	LANZAFAME Salvatore Daniele	V.Carchiolo
4	MAZZAGLIA Fabio	V.Catania
5	MERLO Giuseppe	A.Di Stefano
6	PAPPALARDO Dario Giuseppe	D.Giordano
7	SCIUTO Umberto	D.Giordano

LS-A63

	CANDIDATO	RELATORE Prof.
1	INGALA Tanino Giuseppe	O.Tomarchio

N.B. Il candidato dispone di 10 minuti, inclusa la presentazione del Relatore ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre meglio il loro lavoro.

IL PRESIDENTE
F.to (Prof.ssa D. Giordano)