



RIUNIONE DEL COMITATO DI INDIRIZZO DEL
CORSO DI LAUREA MAGISTRALE IN ELECTRONIC ENGINEERING (LM-29)
26 SETTEMBRE 2023

Il giorno 26 settembre 2023, alle ore 17:00, il Comitato di Indirizzo del Corso di Laurea Magistrale in Electronic Engineering si è riunito in modalità telematica.

Sono presenti i componenti del Comitato di Indirizzo:

Per il CdS:

Prof. Salvatore Pennisi

Prof. Alfio Dario Grasso

Per le parti interessate:

Ing. Fabio Filippino (Ordine degli Ingegneri della provincia di Catania)

Ing. Gesualdo Pirrera (Advantest)

Ing. Domenico Cristaudo (NXP)

Ing. Giuseppe Patti (Analog Devices)

Ing. Francesco Pulvirenti (STMicroelectronics)

Ing. Filippo Scrimizzi (STMicroelectronics)

Ing. Elena Venuti (Technoprobe)

Il Presidente del CdLM ha presentato il report del NdV e i dati forniti da Alma Laurea relativi all'anno 2022, focalizzandosi sul profilo dei laureati e sulle loro condizioni occupazionali. Ha evidenziato i punti di forza, come la rapida transizione dal conseguimento del titolo al primo impiego, l'alto tasso di occupazione a un anno dalla laurea e la soddisfazione riguardo al corso di studi e all'organizzazione degli esami.

Tuttavia, ha anche sottolineato alcune aree di miglioramento, come il ritardo nel conseguimento della laurea e l'omogeneità verso l'alto dei voti di laurea.

Il Presidente ha annunciato che l'offerta formativa si è ampliata con l'introduzione di due nuovi curricula. Il primo, denominato "Integrated Micro and Nano Systems", è focalizzato sull'elettronica dei sistemi su singolo chip e sulle applicazioni come gli "smart everything". Il secondo curriculum, "Industrial and Power Applications", è orientato all'elettronica integrata di potenza e alle sue applicazioni industriali.

Per il secondo curriculum, è stato introdotto un nuovo insegnamento in collaborazione con Analog Devices, in risposta alla disponibilità manifestata durante l'ultima riunione del Comitato di Indirizzo. È inoltre in fase di valutazione l'aggiunta di un modulo in collaborazione con la società Capgemini, focalizzato sul design digitale e la verifica, nonché l'inserimento di ulteriori contributi da parte di altre aziende, previa verifica delle disponibilità e identificazione degli esperti.

I partecipanti hanno espresso apprezzamento per l'efficace collaborazione e apertura del corso di laurea verso le aziende e hanno auspicato un maggiore coinvolgimento, soprattutto se accompagnato da risultati positivi misurabili, e un rafforzamento di un curriculum di elettronica digitale per andare incontro a quegli studenti che ne sono più attratti. Technoprobe e Advantest sono disponibili per seminari riguardanti Python e Test automatico. STMicroelectronics è sempre disponibile per seminari trasversali a tutti gli insegnamenti del corso di laurea. NXP ribadisce la disponibilità di seminari in ambito RF e elettronica di precisione.

La riunione è terminata alle ore 18:10.

Prof. Salvatore Pennisi