



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
INDUSTRIALE ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi LM-29 Electronic Engineering

Catania, 14 ottobre 2026

AVVISO

Gli esami di **Laurea in Electronic Engineering LM-29** avranno inizio giorno **22/10/2026** alle ore **12.00** presso l'Aula Magna **"POLO TECNOLOGICO"** Via S. Sofia, 102.

Ore 12:00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000067040	S. Pennisi
2	1000035199	S. Pennisi
3	1000037792	S. Pennisi
4	1000035231	A.Ballo
5	1000054970	S. Pennisi
6	1000082834	A.D. Grasso

Ogni candidato dispone di **10 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro.

IL PRESIDENTE
F.to (Prof. Ing. A. D. Grasso)