



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi LM-29 Electronic Engineering

Catania, 16 febbraio 2026

AVVISO

Gli esami di **Laurea in Electronic Engineering LM-29** avranno inizio giorno **24/02/2026** alle ore **10.00** presso l'Aula Magna "**Edificio della DIDATTICA**" Via S. Sofia, 64.

Ore 10:00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000067580	G. Giustolisi
2	1000067575	A.D. Grasso
3	1000056344	G. Giustolisi
4	1000001418	A.D. Grasso
5	1000000257	S. Pennisi
6	1000015079	A.Ballo
7	1000014893	A.Ballo
8	1000055785	S. Pennisi
9	1000016154	A.D. Grasso
10	1000067578	B. Andò

Ogni candidato dispone di **10 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro.

IL PRESIDENTE
F.to (Prof. Ing. A. Grasso)