



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi LM-29 Electronic Engineering

Catania, 16 aprile 2026

AVVISO

Gli esami di **Laurea in Electronic Engineering LM-29** avranno inizio giorno **21/04/2026** alle ore **15.00** presso l'Aula Magna "Edificio della DIDATTICA" Via S. Sofia, 64.

Ore 15:00

	CADIDATO N. Matricola	RELATORE Prof.
1	1000069289	A.Ballo
2	1000001769	A.D. Grasso
3	1000065686	G. Giustolisi
4	1000067617	A.D. Grasso
5	1000056223	S. Pennisi
6	1000067397	A.D. Grasso
7	1000001966	S. Pennisi
8	1000065806	A.D. Grasso
9	1000001219	G. Palumbo
10	1000053761	S. Pennisi

Ogni candidato dispone di **10 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro.

IL PRESIDENTE
F.to (Prof. Ing. A. Grasso)