



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 14.04.2025

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **30/07/2025** alle ore **09.00** e si svolgeranno presso l'Aula Magna **"Edificio della DIDATTICA" Via. S. Sofia, 64.**

Ore 09.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	045001283	F. Beritelli
2	1000015778	S. Pennisi
3	1000016701	S. Pennisi
4	045001070	F. Beritelli
5	1000045418	S. Pennisi
6	1000044742	A.Ballo
7	1000030101	A.Ballo

N.B.

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. B. Andò)