UNIVERSITÀ degli STUDI di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 22 .02. 2024

AVVISO

Gli esami di **Laurea** in **Ingegneria Informatica (L-8) (Ord. 270, Ord. 509),** avranno inizio giorno **01/03/2024** alle ore **09.00** e si svolgeranno presso l'Aula Magna **"Edificio della Didattica" Via. S. Sofia, 64.**

Ore 09.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	O46001211	G. Giustolisi
2	O46001825	D. Patti
3	O46001991	G. Giustolisi
4	O46001728	O. Tomarchio
5	1000002125	G. Giustolisi
6	1000015204	D. Patti
7	O46001907	G. Schembra
8	100001955	G. Schembra
9	1000015817	M. Malgeri

Ore 09.45

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000014800	D. Patti
2	1000014793	D. Patti
3	1000014836	S. Gagliano
4	O46001459	M. Malgeri
5	O46002218	C. Famoso
6	O46000829	G. Ascia
7	100002012	S. Gagliano
8	1000006757	G. Ascia
9	1000016378	J.T.J.S. Mertens

N.B.
Ogni candidato dispone di **3 minuti,** inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Orazio Tomarchio)