



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 23.04.202

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **29/04/2026** alle ore **09.00** e si svolgeranno presso l'Aula Magna "**OLIVERI**" Via. S. Sofia, 64.

Ore 09.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000010457	S. Pennisi
2	O45001012	G. Muscato
3	1000016240	F. Beritelli
4	1000007428	A.Ballo
5	O45000855	F. Beritelli
6	O45001167	D. Guastella

N.B.

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. B. Andò)