



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 21.07.2022

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **28/07/2026** alle ore **09.00** e si svolgeranno presso l'Aula Magna **"Edificio della DIDATTICA"** Via. S. Sofia, 64.

Ore 09.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000007647	F. Beritelli
2	1000060300	S. Pennisi
3	1000015902	F. Beritelli
4	1000059464	A.Ballo
5	1000054388	F. Beritelli
6	1000060393	A.Ballo
7	1000044528	A.Ballo
8	1000058759	D. Guastella

Ore 10.15

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000015076	F. Beritelli
2	1000046179	A.Ballo
3	1000063954	A.Ballo
4	1000001489	G. Palumbo
5	1000016671	G. Muscato
6	1000060245	G. Muscato
7	1000057553	D. Guastella
8	1000020017	G. Morabito

N.B.

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. B. Andò)