



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 17.02.202

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **27/02/2026** alle ore **16.30** e si svolgeranno presso l'Aula Magna **"Edificio della DIDATTICA"** Via. S. Sofia, 64.

Ore 16.30

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000049078	A.Ballo
2	1000030348	A.Ballo
3	1000032058	G. Muscato
4	1000001359	S. Pennisi
5	1000045336	D. Guastella
6	1000002186	R. Raftopoulos
7	1000002233	G. Muscato
8	1000006078	G. Muscato
9	1000047727	A.Ballo
10	1000045294	S. Pennisi

N.B.

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. B. Andò)