



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 18/02/2026

AVVISO

Gli esami di **Laurea in Ingegneria Informatica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **27/02/2026** alle ore **09:00** e si svolgeranno presso l'Aula Magna "**Edificio della DIDATTICAI**" Via. S. Sofia, 64.

Ore 09:00

	CANDIDATO N. Matricola	RELATORE Prof.
1	O46001997	D. Patti
2	O46001420	P. Arena
3	1000035150	G. Schembra
4	1000003944	A.Di Stefano
5	1000004441	S. Palazzo
6	O46002060	D. Patti
7	O46002241	P. Arena
8	1000047632	L. Galluccio

Ore 09.40

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000016102	A.Lombardo
2	1000015821	A.Buscarino
3	1000044782	F. Beritelli
4	O46001518	G. Mangioni
5	1000015141	C. Grasso
6	1000016215	F. Beritelli
7	1000045468	F. Beritelli
8	1000045020	D. Patti



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Ore 10:20

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000046881	C. Grasso
2	1000016038	A. Buscarino
3	1000015900	S. Cavalieri
4	O46001744	D. Patti
5	O46002069	C. Grasso
6	O46002023	G. Mangioni
7	O46001649	E. Ragonese
8	1000016735	G. Ascia

N.B.

Ogni candidato dispone di **3 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. O. Tomarchio)