



UNIVERSITÀ  
degli STUDI  
di CATANIA

DIPARTIMENTO di INGEGNERIA  
ELETTRICA ELETTRONICA  
INFORMATICA

Catania, 03.12.2025

### **AVVISO**

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **11/12/2025** alle ore **09.00** e si svolgeranno presso l'Aula Magna **"Edificio della DIDATTICA"** Via. S. Sofia, 64.

#### **Ore 09.00**

	CANDIDATO N. Matricola	RELATORE Prof.
1	O45001053	G. Muscato
2	1000016080	D. Guastella
3	1000031243	D. Guastella
4	O45001226	S. Pennisi
5	1000031099	G. Muscato
6	1000053167	G. Muscato
7	1000048510	S. Pennisi

#### **Ore 09.45**

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000046599	A. Ballo
2	1000016595	S. Pennisi
3	O45000841	F. Beritelli
4	1000034437	S. Pennisi
5	1000044410	F. Beritelli
6	1000045067	G. Muscato
7	1000015144	G. Muscato

#### **N.B.**

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.  
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE  
f.to (Prof. Ing. B. Andò)