



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 06.03.2026

AVVISO

Gli esami di **Laurea in Ingegneria Informatica (LM-32) (Ord. 270, Ord. 509)**, avranno inizio giorno **11/03/2026** alle ore **11:00** e si svolgeranno presso l'Aula Magna **"EDIFICIO DELLA DIDATTICA"**
Via. S. Sofia, 64

Ore 11:00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000067612	D. Giordano
2	1000004015	D. Giordano
3	1000002901	O. Tomarchio
4	1000069230	C. Spampinato
5	1000044127	D. Patti
6	1000041034	G. Morana
7	1000040392	D. Patti

N.B.

Ogni candidato dispone di **10 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. G. Mangioni)