



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 22.07.2024

AVVISO

Gli esami di **Laurea in Ingegneria Informatica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **26/07/2024** alle ore **09.00** e si svolgeranno presso l'Aula Magna "**Edificio della DIDATTICA**" Via. S. Sofia, 64.

Ore 09.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000016055	C. Grasso
2	046001754	D. Patti
3	1000030920	D. Giordano
4	1000014832	G. Schembra
5	1000054745	G. Giustolisi
6	046002098	G. Schembra
7	1000031382	O. Tomarchio
8	1000030588	G. Giustolisi
9	1000030627	G. Giustolisi
10	1000015814	D. Patti

Ore 10.00

11	1000016075	G. Schembra
12	046002057	G. Schembra
13	1000003773	A. Scapellato
14	046002118	S. Palazzo
15	1000023441	G. Schembra
16	046001231	D. Patti
17	1000001055	G. Giustolisi
18	046001295	R. Raftopoulos
19	046001846	G. Ascia
20	046002214	M. Malgeri

Ore 11.00

21	046001887	S. Gagliano
22	046001687	D. Patti
23	046002059	M. Bucolo
24	046001354	C. Spampinato
25	1000034149	G. Ascia
26	1000016405	C. Famoso
27	1000015891	D. Patti
28	1000015804	D. Patti
29	1000014935	C. Famoso
30	1000012126	C. Famoso



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

N.B.

Ogni candidato dispone di **3 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE

f.to (Prof. Ing. O. Tomarchio)