



UNIVERSITÀ  
degli STUDI  
di CATANIA

DIPARTIMENTO di INGEGNERIA  
ELETTRICA ELETTRONICA  
e INFORMATICA

**ALLEGATO n. 4 al verbale n. 3 del 1/03/2024**

**Pubblica selezione, per titoli e colloquio, per il conferimento di n. 1 assegno per la collaborazione ad attività di ricerca - settore scientifico disciplinare ING-INF/05 “Sistemi di Elaborazione delle Informazioni” durata: anni 1, rinnovabile, dal titolo in italiano: “Co-Simulazione tra RISC-V e Acceleratori Hardware con Metodologie di Iniezione di Fault”, titolo in inglese: “Enhancing RISC-V and Hardware Accelerator Co-Simulation with Fault Injection Methodologies”, progetto di ricerca: “COLTRANE-V Continuous Learning capabilities for functional safety Run-time threats management in Automotive RISC-V based ECUe” - (D.R. n. 4864 del 15/12/2023) - Pubblicato sul sito web dell’Ateneo in data 15/12/2023.**

**PROVA DI COLLOQUIO**

COGNOME E NOME	VALUTAZIONE
1. Dott. Rad Farhad	50/65

Catania, 1 marzo 2024

Letto, approvato e sottoscritto.

Presidente: Prof. Maurizio Palesi

Componente: Prof. Davide Patti

Segretario: Prof. Giuseppe Ascia