



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi L-8 Ingegneria Elettronica

Catania, 03 Ottobre 2019

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270) e (Ord. 509)** avranno inizio giorno **08/10/2019** alle ore **09.00** presso l'aula **Magna "EDIFICIO della DIDATTICA"** V.le A. Doria 6.

Ore 09.00
Ingegneria Elettronica O45

	CANDIDATO	RELATORE Prof.
1	BASILE Alfio	Pennisi
2	BELLISSIMA Adolfo	Pennisi
3	BRIFFA Simone	Bucolo
4	CASCONE Nicolò	Giustolisi
5	CASSALINI Mirko	Pennisi
6	CLEMENTINI Chiara	Bucolo
7	CONTARINO Alessandro	Giustolisi
8	COSTA Erika	Pennisi
9	DI FEDE Gaetano	Bucolo
10	GRETI Angelo	Monteleone
11	PANNO Valerio	Giustolisi
12	SAMPERI Katia	Giustolisi
13	SGROI Gabriele	Monteleone
14	TORRISI Salvatore	Pennisi
15	TRIPOLI Daniele	Giustolisi

Si pregano i candidati di presentarsi in aula rispettando l'orario per loro previsto, per questioni logistiche.

N.B. Ogni candidato dispone di 5 minuti. Non è prevista introduzione da parte del relatore.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre meglio il loro lavoro.

IL PRESIDENTE
F.to (Prof. S. Graziani)