



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
e INFORMATICA
Corso di Studi L-8 Ingegneria Elettronica

Catania, 15 Luglio 2019

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270) e (Ord. 509)** avranno inizio giorno **22/07/2019** alle ore **09.00** presso l'aula **Magna "EDIFICIO della DIDATTICA"** V.le A. Doria 6.

Ore 09.30
Ingegneria Elettronica O45

	CANDIDATO	RELATORE Prof.
1	CARNAZZO Angelo	Giustolisi
2	CULLURA' Alfio	Pennisi
3	GRASSI Giorgio	Bucolo
4	LIOTTA Alessandro	Giustolisi
5	MINNELLA Alessandro	Bucolo
6	PIROSCA Adrian Valeriu	Pennisi
7	PRIVITERA Marco	Giustolisi
8	RIZZA Michael	Pennisi

Si pregano i candidati di presentarsi in aula rispettando l'orario per loro previsto, per questioni logistiche.

N.B. Ogni candidato dispone di 5 minuti. Non è prevista introduzione da parte del relatore.

L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre meglio il loro lavoro.

IL PRESIDENTE
F.to (Prof. S. Graziani)