



UNIVERSITÀ  
degli STUDI  
di CATANIA

DIPARTIMENTO di INGEGNERIA  
ELETTRICA ELETTRONICA  
e INFORMATICA  
Corso di Studi LM-32 Ingegneria Informatica

Catania, 22 Marzo 2021

### **AVVISO**

Gli esami di **Laurea Magistrale in Ingegneria Informatica LM-32** avranno inizio giorno **26/03/2021**, alle ore **10.00** e si effettueranno in modalità telematica su **“PIATTAFORMA TEAMS”**.

#### **Ord. O55 Ore 10.00**

	<b>CANDIDATO</b>	<b>RELATORE Prof.</b>
<b>1</b>	<b>O55000341</b>	<b>D. Giordano</b>
<b>2</b>	<b>O55000404</b>	<b>L. Lo Bello</b>
<b>3</b>	<b>O55000240</b>	<b>D. Giordano</b>
<b>4</b>	<b>O55000418</b>	<b>L. Lo Bello</b>
<b>5</b>	<b>O55000380</b>	<b>M. Palesi</b>
<b>6</b>	<b>O55000430</b>	<b>D. Giordano</b>
<b>7</b>	<b>O55000343</b>	<b>G. Ascia</b>
<b>8</b>	<b>O55000409</b>	<b>A. Di Stefano</b>
<b>9</b>	<b>O55000434</b>	<b>D. Giordano</b>
<b>10</b>	<b>O55000420</b>	<b>D. Giordano</b>

**N.B.** Il candidato dispone di **10 minuti**, inclusa la presentazione del Relatore ed eventuali quesiti.

IL PRESIDENTE  
F.to (Prof. G. Ascia)