



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 18.04.2024

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **24/04/2024** alle ore **09.00** e si svolgeranno presso l'Aula Magna "**Edificio della DIDATTICA**" Via. S. Sofia, 64.

Ore 09.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000023963	A.Ballo
2	1000015686	M. Bucolo
3	1000016365	S. Pennisi
4	1000015998	A.Ballo
5	045000898	F. Beritelli
6	1000006486	S. Pennisi
7	1000001803	M. Bucolo
8	1000015139	S. Pennisi
9	045000549	G. Muscato
10	045000744	S. Pennisi

N.B.

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. B. Andò)