



UNIVERSITÀ
degli STUDI
di CATANIA

DIPARTIMENTO di INGEGNERIA
ELETTRICA ELETTRONICA
INFORMATICA

Catania, 06.12.2023

AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8) (Ord. 270, Ord. 509)**, avranno inizio giorno **15/12/2023** alle ore **09.00** e si svolgeranno presso l'Aula Magna "Edificio della Didattica" Via. S. Sofia, 64.

Ore 09.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	O45001216	F.Beritelli
2	1000016019	A.Ballo
3	1000015569	M.Bucolo
4	O45000995	F.Beritelli
5	O45001235	G.Muscato
6	O45000808	F.Beritelli
7	1000004733	S. Pennisi
8	1000014977	S.Pennisi

N.B.

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE
f.to (Prof. Ing. B. Andò)