



UNIVERSITÀ  
degli STUDI  
di CATANIA

DIPARTIMENTO di INGEGNERIA  
ELETTRICA ELETTRONICA  
INFORMATICA

Catania, 25.09.2023

### AVVISO

Gli esami di **Laurea in Ingegneria Elettronica (L-8)**, avranno inizio giorno **05/10/2023** alle ore **16.00** e si svolgeranno presso l'Aula Magna "Edificio della DIDATTICA" Via. S. Sofia, 64.

### Ore16.00

	CANDIDATO N. Matricola	RELATORE Prof.
1	1000016704	A. Ballo
2	O45000699	M. Bucolo
3	O45001081	M. Bucolo
4	O45000938	M. Palesi
5	1000015067	S. Pennisi
6	1000001981	A. Ballo
7	1000001758	G. Palumbo
8	O45001104	G. Muscato
9	1000016122	A. Ballo

#### N.B.

Ogni candidato dispone di **5 minuti**, inclusa la presentazione del Presidente ed eventuali quesiti.  
L'aula sarà dotata di computer e video proiettore per dar modo ai candidati di esporre il proprio lavoro

IL PRESIDENTE  
f.to (Prof. Bruno Andò)